

Architecture temps réel pour l'embarqué



Présentation

Description

Cours :

- Bases des systèmes d'exploitation pour les systèmes embarqués
- Gestion des tâches dans un système embarqué
- Codesign Hardware/Software dans un SoC (System on Chip)
- Algorithmes de Répartition des tâches temps réel
- Contraintes des systèmes temps réel embarqué
- Etude des processeurs embarqués (ARM7), la gestion du temps réel dans les systèmes (les interruptions).

TD : Ordonnancement sous contraintes de l'embarqué.

TP : développement d'applications sur un processeur ARM embarqué.

Infos pratiques

Lieu(x)

> CAMPUS MONT HOUY - VALENCIENNES