

Synthèse logique

En bref

Langue(s) d'enseignement: Français

Ouvert aux étudiants en échange: Non

Présentation

Description

- 1) Logique programmable (définition, méthodologie et outils de développement)
- 2) VHDL pour la synthèse des circuits logiques programmables
- 3) Architectures et technologies des circuits logiques programmables (FPGA, CPLD)
- 4) System on Chip et co-design (une introduction...)
- 5) Exemples d'applications de la logique programmable à la mécatronique