

PROTOTYPAGE DES SYSTEMES EMBARQUES



Présentation

Description

Cours :

Rappels d'électronique numérique.

Rappels d'architectures des composants à architecture programmable (ASIC, FPGA, CPLD).

Méthodologie de développement des circuits numériques.

Synthèse et simulation des circuits et Génération de testbenchs.

Présentation des outils Xilinx HLS, Vivado.

TD : Simulations sous vivado et vivado HLS

TP : Implémentation physique sous cartes Xilinx

Infos pratiques

Lieu(x)

> CAMPUS MONT HOUY - VALENCIENNES