

SYNTHESE LOGIQUE



Présentation

Description

- Flot de conception des C.I. numériques
 - a. Les différents niveaux d'abstraction
 - b. Register Transfer Level et Hardware Description Language
 - c. Les outils de synthèses
- VHDL pour la synthèse des circuits logiques programmables
 - a. Contexte de la logique programmable
 - b. Éléments de langage pour la synthèse
 - c. Synthèse des systèmes combinatoires et séquentiels
- Circuits logiques programmables
 - a. Principales technologies
 - b. Architectures & éléments constitutifs

Infos pratiques

Lieu(x)

- CAMPUS MONT HOUY - VALENCIENNES

